

Dr.Öğr.Üyesi Sadiye Nergis TURAL POLAT

Kişisel Bilgiler

Fax Telefonu: [+90 212 383 5702](tel:+902123835702)

E-posta: nergis@yildiz.edu.tr

Web: <http://avesis.yildiz.edu.tr/nergis/>

Eğitim Bilgileri

Doktora, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği, Türkiye 2002 - 2009

Yüksek Lisans, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği, Türkiye 1999 - 2002

Lisans, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği, Türkiye 1994 - 1998

Yabancı Diller

İngilizce, C1 İleri

Fransızca, B1 Orta

Yaptığı Tezler

Doktora, UZAYSAL VE UZAY-ZAMANSAL HÜCRESEL SINIR AĞI FİLTRELERİ, Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Ve Haberleşme Mühendisliği/Elektronik, 2009

Yüksek Lisans, TÜBİTAK YİTAL 1.5um TEKNOLOJİSİ İLE 6 BİT FLASH ADC TASARIMI, Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektronik Ve Haberleşme Mühendisliği/Elektronik, 2002

Araştırma Alanları

Elektrik-Elektronik Mühendisliği, Elektronik, Baskı Devreler, İnce Film, Kalın Film ve Hibrid Tümüleşik Devreler, Elektronik Devreler , Nanoteknoloji, Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Dr.Öğr.Üyesi, Yıldız Teknik Üniversitesi, Elektrik/ Elektronik, Elektronik Ve Haberleşme Müh., 2018 - Devam Ediyor

Mesleki Deneyim

ADEK Komisyonu Başkanı, Yıldız Teknik Üniversitesi, 2017 - Devam Ediyor

ADEK Komisyonu Üyesi, Yıldız Teknik Üniversitesi, 2014 - 2017

Verdiği Dersler

Temel Elektronik Devreleri, Lisans, 2017 - 2018

SEMICONDUCTOR PHYSICS, Lisans, 2016 - 2017, 2017 - 2018

ELECTRONIC CIRCUITS 1, Lisans, 2017 - 2018

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- **Third-Kind Chebyshev Wavelet Method for the Solution of Fractional Order Riccati Differential Equations**
Tural-Polat S. N.
Journal of Circuits, Systems and Computers, 2019 (SCI İndekslerine Giren Dergi)
- **The vector-matrix form numerical simulations for time-derivative cellular neural networks**
Polat S. N.
INTERNATIONAL JOURNAL OF NUMERICAL MODELLING-ELECTRONIC NETWORKS DEVICES AND FIELDS, cilt.31, 2018 (SCI İndekslerine Giren Dergi)
- **A Complete Embedded System Design of Breakout Game**
Tural-Polat S. N.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.26, 2017 (SCI İndekslerine Giren Dergi)
- **Efficient Simulation of Time-Derivative Cellular Neural Networks**
Polat S. N. T. , Yavuz O., Tavsanoğlu V.
IEEE TRANSACTIONS ON CIRCUITS AND SYSTEMS I-REGULAR PAPERS, cilt.59, ss.2638-2645, 2012 (SCI İndekslerine Giren Dergi)

Diğer Dergilerde Yayınlanan Makaleler

- **VHDL İLE TAM GÖMÜLÜ BİR TETRİS OYUNU GERÇEKLEŞTİRMESİ**
Tural Polat S. N.
Ömer Halisdemir Üniversitesi Mühendislik Bilimleri Dergisi, cilt.9, ss.128-136, 2020 (Diğer Kurumların Hakemli Dergileri)
- **Pong Game as an Embedded System**
TURAL POLAT S. N.
International Journal of Advancements in Electronics and Electrical Engineering, cilt.4, ss.38-42, 2015 (Diğer Kurumların Hakemli Dergileri)
- **Hareket Algılayıcı Filtreler**
TURAL POLAT S. N. , TAVŞANOĞLU A. V.
Sigma Journal of Engineering and Natural Sciences, 2009 (Diğer Kurumların Hakemli Dergileri)

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- **Numerical Solutions of Fractional Differential Equations Using Shifted Chebyshev Polynomials of the Fourth Kind**
TURAL POLAT S. N.
IRES 836th International Conference on Innovative Engineering Technologies (ICIET 2020), ST PETERSBURG, Rusya, 9 - 10 Mayıs 2020, ss.1-4
- **Bernoulli Polynomial Method for the Solution of Linear Fractional Differential Equations**
TURAL POLAT S. N.
IRES 830th International Conference on Engineering and Natural Science (ICENS) 2020, Paris, Fransa, 25 - 26 Nisan 2020, ss.51-53
- **Pong Game as an Embedded System**
TURAL POLAT S. N.
2nd International Conference on Advances in Computing Electronics and Communication, Zürich, İsviçre, 25 - 26 Ekim 2014
- **3-D spatio-temporal Gabor-type filter implementations with Time-Derivative Cellular Neural Networks**
Yavuz O., TURAL POLAT S. N. , Cesur E., TAVŞANOĞLU A. V.

European Conference on Circuit Theory and Design (ECCTD), Dresden, Almanya, 8 - 12 Eylül 2013

- **2nd order 2-D spatial filters and Cellular Neural Network implementations**

Tavsanoglu V., TURAL POLAT S. N.

2012 13th International Workshop on Cellular Nanoscale Networks and their Applications, CNNA 2012, Turin, İtalya, 29 Ağustos 2012

- **ON THE SIMULATION OF TIME DERIVATIVE CELLULAR NEURAL NETWORKS**

Yavuz O., TURAL POLAT S. N. , TAVŞANOĞLU A. V.

18TH EUROPEAN SIGNAL PROCESSING CONFERENCE (EUSIPCO-2010), Aalborg, Danimarka, 23 - 27 Ağustos 2010

- **A new simulation method for Time-Derivative Cellular Neural Networks**

TURAL POLAT S. N. , TAVŞANOĞLU A. V.

17th European Signal Processing Conference, Glasgow, İngiltere, 24 - 28 Ağustos 2009

- **A Master-Client Type Mapping Solution for Autonom Explorer Robots, Based on Simple Sensing Technologies**

TURAL POLAT S. N. , Özyılmaz L.

2nd International Conference "From Scientific Computing to Computational Engineering

- **A Computer Controlled Mobile Robot Design**

TURAL POLAT S. N. , Polat E., Özyılmaz L.

2nd International Conference "From Scientific Computing to Computational Engineering

Atıflar

Toplam Atıf Sayısı (WOS):4

h-indeksi (WOS):1

Burslar

Başarılı Lisans Son Sınıf Öğrencilerini Destekleme Bursu, Özel Kurum ve Organizasyonlar, 1997 - 1998

Ödüller

TURAL POLAT S. N. , Lisans Mezuniyeti İkincilik Derecesi, Yıldız Teknik Üniversitesi, Haziran 1998