

Prof.Dr. Herman SEDEF

Kişisel Bilgiler

İş Telefonu: [+90 212 383 5897](tel:+902123835897) Dahili: 5897

Web: <https://avesis.yildiz.edu.tr/sedef/>

Posta Adresi: YTÜ Elektrik-Elektronik Fakültesi, Elektronik ve Haberleşme Mühendisliği Bölümü, Davutpaşa Yerleşkesi, 34220 Esenler/İstanbul

Uluslararası Araştırmacı ID'leri

ORCID: 0000-0001-7852-5825

Yoksis Araştırmacı ID: 6445

Eğitim Bilgileri

Doktora, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği Bölümü, Türkiye 1987 - 1993

Yüksek Lisans, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği Bölümü, Türkiye 1985 - 1987

Lisans, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme Mühendisliği Bölümü, Türkiye 1980 - 1984

Yabancı Diller

İngilizce, B1 Orta

Yaptığı Tezler

Doktora, Akım Taşıyıcıları Kullanarak Aktif Devre Sentezinde Yeni Olanaklar, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Haberleşme, 1994

Araştırma Alanları

Elektrik-Elektronik Mühendisliği, Elektronik, Devre Kuramı, Elektronik Devreler, Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Prof.Dr., Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 2007 - Devam Ediyor

Doç.Dr., Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 2000 - 2007

Dr.Öğr.Üyesi, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 1994 - 2000

Araştırma Görevlisi, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 1986 - 1994

Akademik İdari Deneyim

Verdiği Dersler

Aktif Filtre Sentezi, Yüksek Lisans, 2022 - 2023

LİNEER OLMAYAN DEVRELERİN ANALİZİ, Doktora, 2017 - 2018

Yönetilen Tezler

Sedef H., Obdan A. H., Tek Aşamalı Geri Dönüştürücü Aktif PFC Dönüştürücü, Doktora, A.SEMERCİYAN(Öğrenci), Devam Ediyor

SEDEF H., Memristör simülatörü ve uygulamaları, Doktora, Z.Gülru(Öğrenci), 2018

SEDEF H., Kardiyovasküler sistemde pulsatil akışın modellenmesi ve kontrolü, Doktora, S.YILMAZ(Öğrenci), 2011

SEDEF H., Yeni aktif eleman yapıları ve analog devre tasarımındaki uygulamaları, Doktora, U.Engin(Öğrenci), 2009

SEDEF H., Akım taşıyıcı tabanlı aktif elemanlar kullanılarak yeni filtre yapıları ve tasarım yöntemleri, Doktora, M.SAĞBAŞ(Öğrenci), 2007

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **Behavioral modeling for low-voltage pentacene-based OTFTs and their implementations for organic logic circuits**
AKKAN N., Altun M., SEDEF H.
Engineering Science and Technology, an International Journal, cilt.37, 2023 (SCI-Expanded)
- II. **Realization of Logic Functions Using Switching Lattices Under a Delay Constraint**
Aksoy L., AKKAN N., SEDEF H., Altun M.
IEEE TRANSACTIONS ON COMPUTER-AIDED DESIGN OF INTEGRATED CIRCUITS AND SYSTEMS, cilt.40, sa.10, ss.2036-2048, 2021 (SCI-Expanded)
- III. **A New PID Controller Circuit Design Using CFOAs**
ÇAM TAŞKIRAN Z. G., SEDEF H., Anday F.
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, cilt.40, sa.3, ss.1166-1182, 2021 (SCI-Expanded)
- IV. **A new universal mutator circuit for memcapacitor and meminductor elements**
Çam Taşkiran Z. G., Sağbaş M., Ayten U. E., Sedef H.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.119, 2020 (SCI-Expanded)
- V. **Realization of memristor-based chaotic rossler circuit**
Taskiran Z. G., Sedef H.
JOURNAL OF THE FACULTY OF ENGINEERING AND ARCHITECTURE OF GAZI UNIVERSITY, cilt.35, sa.2, ss.765-774, 2020 (SCI-Expanded)
- VI. **Modeling and Parameter Extraction of OFET Compact Models Using Metaheuristics-Based Approach**
Akkan N., Altun M., Sedef H.
IEEE ACCESS, cilt.7, ss.180438-180450, 2019 (SCI-Expanded)
- VII. **A novel memristive true random number generator design**
Çam Z. G., Taşkiran M., Killoğlu M., Kahraman N., Sedef H.
COMPEL-THE INTERNATIONAL JOURNAL FOR COMPUTATION AND MATHEMATICS IN ELECTRICAL AND ELECTRONIC ENGINEERING, cilt.38, sa.6, ss.1931-1947, 2019 (SCI-Expanded)
- VIII. **Dual-Output Operational Transconductance Amplifier-Based Electronically Controllable Memristance Simulator Circuit**
Taskiran Z. G., Ayten U. E., Sedef H.

- CIRCUITS SYSTEMS AND SIGNAL PROCESSING, cilt.38, ss.26-40, 2019 (SCI-Expanded)
- IX. **Voltage Differencing Gain Amplifier-Based nth-Order Low-Pass Voltage-Mode Filter**
Taskiran Z. G., SEDEF H., Anday F.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.27, sa.6, 2018 (SCI-Expanded)
- X. **A New Floating Memristance Simulator Circuit Based on Second Generation Current Conveyor**
Cam Z. G., Sedef H.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.26, sa.2, 2017 (SCI-Expanded)
- XI. **Modified Gorski-Popiel Technique and Synthetic Floating Transformer Circuit Using Minimum Components**
Sagbas M., Ayten U. E., Sedef H., Minaei S.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.26, 2017 (SCI-Expanded)
- XII. **Reply to comment on "Electronically tunable floating inductance simulator"**
Sagbas M., Ayten U. E., Sedef H., Koksalsal M.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.66, ss.86-88, 2012 (SCI-Expanded)
- XIII. **Optimal in vitro realization of pulsatile coronary artery flow waveforms using closed-loop feedback algorithms with multiple flow control devices**
Yilmaz S., Toker O., Arslan N., SEDEF H.
TURKISH JOURNAL OF ELECTRICAL ENGINEERING AND COMPUTER SCIENCES, cilt.20, sa.6, ss.1006-1030, 2012 (SCI-Expanded)
- XIV. **Current and voltage transfer function filters using a single active device**
Sagbas M., Ayten U. E., Sedef H.
IET CIRCUITS DEVICES & SYSTEMS, cilt.4, ss.78-86, 2010 (SCI-Expanded)
- XV. **Current mode leapfrog ladder filters using a new active block**
Ayten U. E., Sagbas M., Sedef H.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.64, ss.503-511, 2010 (SCI-Expanded)
- XVI. **Floating Immittance Function Simulator and Its Applications**
Sagbas M., Ayten U. E., Sedef H., Koksalsal M.
CIRCUITS SYSTEMS AND SIGNAL PROCESSING, cilt.28, ss.55-63, 2009 (SCI-Expanded)
- XVII. **Electronically tunable floating inductance simulator**
Sagbas M., Ayten U. E., Sedef H., Koksalsal M.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.63, ss.423-427, 2009 (SCI-Expanded)
- XVIII. **AN ELECTRONICALLY TUNABLE OSCILLATOR USING A SINGLE ACTIVE DEVICE AND TWO CAPACITORS**
Koksalsal M., Sagbas M., SEDEF H.
JOURNAL OF CIRCUITS SYSTEMS AND COMPUTERS, cilt.17, sa.5, ss.885-891, 2008 (SCI-Expanded)
- XIX. **Current-controllable fully-integrated inductor simulator using CCCIs**
SEDEF H., Sagbas M., Acar C.
INTERNATIONAL JOURNAL OF ELECTRONICS, cilt.95, sa.5, ss.425-429, 2008 (SCI-Expanded)
- XX. **Realization of nth-order current transfer function using current-differencing buffered amplifiers**
Acar C., Sedef H.
INTERNATIONAL JOURNAL OF ELECTRONICS, cilt.90, sa.4, ss.277-283, 2003 (SCI-Expanded)
- XXI. **On the realisation of voltage-mode filters using CDBA**
SEDEF H., Acar C.
FREQUENZ, cilt.54, ss.198-202, 2000 (SCI-Expanded)
- XXII. **Nth-order lowpass voltage transfer function synthesis using current feedback amplifiers**
Anday F., Sedef H.
FREQUENZ, cilt.54, ss.209-210, 2000 (SCI-Expanded)
- XXIII. **Nth-order lowpass current transfer function synthesis using CCII based unity gain current followers**
Acar C., Sedef H.

- FREQUENZ, cilt.54, ss.180-181, 2000 (SCI-Expanded)
- XXIV. **A new floating inductor circuit using differential voltage current conveyors**
Sedef H., Acar C.
FREQUENZ, cilt.54, ss.123-125, 2000 (SCI-Expanded)
- XXV. **A new floating FDNR circuit using differential voltage current conveyors**
SEDEF H., Acar C.
AEU-INTERNATIONAL JOURNAL OF ELECTRONICS AND COMMUNICATIONS, cilt.54, sa.5, ss.297-301, 2000 (SCI-Expanded)
- XXVI. **Simulation of resistively terminated LC ladder filters using a new basic cell involving current conveyors**
SEDEF H., Acar C.
MICROELECTRONICS JOURNAL, cilt.30, sa.1, ss.63-68, 1999 (SCI-Expanded)

Diğer Dergilerde Yayınlanan Makaleler

- I. **A New Chaotic Attractor for Random Number Generation Based on Memristive Circuit**
ÇAM TAŞKIRAN Z. G., TAŞKIRAN M., KAHRAMAN N., SEDEF H.
World Journal of Engineering Research and Technology, cilt4, sa.1, ss.82-91, 2018 (Hakemli Dergi)

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **Chaotic Lorenz Synchronization Circuit Design for Secure Communication**
Deniz H. İ., ÇAM Z. G., SEDEF H.
IEEE 6th International Conference on Control Engineering Information Technology CEIT2018, İstanbul, Türkiye, 25 - 27 Ekim 2018
- II. **An Analog Chaotic Lorenz Circuit Based on CCII and Multiplier**
Deniz H. İ., ÇAM Z. G., SEDEF H.
2018 41st International Conference on Telecommunications and Signal Processing (TSP), Athens, Greece, 4 - 06 Temmuz 2018
- III. **Parameter Extraction Method Using Hybrid Artificial Bee Colony Algorithm for an OFET Compact Model**
Akkan N., Altun M., Sedef H.
2018 15th International Conference on Synthesis, Modeling, Analysis and Simulation Methods and Applications to Circuit Design (SMACD), Praha, Çek Cumhuriyeti, 2 - 05 Temmuz 2018, ss.105-108
- IV. **Generalized regression neural network based efficient memristor modeling**
Cam Z. G., Cimen S., SEDEF H.
10th International Conference on Intelligent Systems and Control, ISCO 2016, Coimbatore, Hindistan, 7 - 08 Ocak 2016
- V. **Wireless Mobile Robot Control With Tablet Computer**
ERŞAHİN G., SEDEF H.
World Conference on Technology, Innovation and Entrepreneurship, 28 - 30 Mayıs 2015, ss.2874-2882
- VI. **Koroner Sinyalinin In-Vitro Sistemde Çeşitli Akış Kontrol Cihaz ve Kapalı Çevrim Algoritmalar ile Gerçeklenmesi**
SEDEF H.
Tıp Teknolojileri Ulusal Kongresi & 16. Biyomedikal Mühendisliği Ulusal Toplantısı, 01 Ekim 2011
- VII. **FPGA Kullanarak 16 Bitlik Mikroişlemci Tasarımı**
ÖZTÜRK E., SEDEF H.
ELECO 2010 Elektrik-Elektronik-Bilgisayar Mühendisliği Sempozyumu, Türkiye, 2 - 05 Aralık 2010
- VIII. **Femoral ve Koroner Atardamar MRI Görüntülerinden, Kan Akış Sinyallerinin In Vitro Sistemde**

Oluşturulması

YILMAZ S., ARSLAN N., TOKER O., SEDEF H.

V. Ulusal Biyomekanik Kongresi, Türkiye, 23 - 25 Eylül 2010

- IX. **Pulsatil Akış sinyalinin AC Pompa ve Oransal Pnömatik Valf Kullanarak Deneysel Olarak Benzetimi ve Karşılaştırılması**
SEDEF H.
Biyomut, 01 Nisan 2010
- X. **PID ve P-Dinamik Değişim Sınırlayıcı (P-DDS) ile Debi Kontrolü**
SEDEF H.
Otomatik Kontrol Türk Milli Komitesi Otomatik Kontrol Ulusal Toplantısı, 01 Ekim 2009
- XI. **Otomatik Park Sistemi**
SEDEF H.
Otomatik Kontrol Türk Milli Komitesi Otomatik Kontrol Ulusal Toplantısı, 01 Ekim 2009
- XII. **Current-Mode SITO Filter Using a Single Active Component**
SEDEF H.
European Conference on Circuit Theory and Design, 01 Ağustos 2009
- XIII. **Current-Mode SITO Filter Using a Single Active Component**
Ayten U. E., Sagbas M., Sedef H.
European Conference on Circuit Theory Design, Antalya, Türkiye, 23 - 27 Ağustos 2009, ss.133-0
- XIV. **Highly Selective Second-Order Band-pass Filter Design Using Minimum Number of Components**
SEDEF H.
International Conference on Circuits and Systems for Communications, 01 Temmuz 2006
- XV. **CDBA Gerçekleşmesi ve Basamaklı Türden LC Devre Simülasyonu**
Ayten U. E., Sedef H.
ELECO 2004 Elektrik-Elektronik-Bilgisayar Mühendisliği Sempozyumu, Bursa, Türkiye, 8 - 12 Aralık 2004
- XVI. **CDBA Gerçekleşmesi ve Basamaklı Türden LC Devre Simülasyonu**
SEDEF H.
Elektrik-Elektronik-Bilgisayar Mühendisliği Sempozyumu, 01 Nisan 2004
- XVII. **Flash Bellekli Mikrodenetleyici İle Düşük Maliyetli Otomasyon Sistemi Uygulaması**
SEDEF H.
Elektrik-Elektronik-Bilgisayar Mühendisliği 10. Ulusal Kongresi, 01 Mart 2003
- XVIII. **Bilgisayar ile Seri Haberleşen Mikrodenetleyici Kontrollü Gösterge**
SEDEF H., UZUN T., MUTLU B.
5. BİLGİSAYAR HABERLEŞME SEMPOZYUMU, Bursa, Türkiye, 18 - 21 Kasım 1998, ss.30-33
- XIX. **Bilgisayar ile Seri Haberleşen Mikrodenetleyici Kontrollü Gösterge**
SEDEF H.
5. Bilgisayar-Haberleşme Sempozyumu, 01 Ağustos 1998
- XX. **Enerji Sistemlerinde Meydana Gelen Harmoniklerin Bir Mikrodenetleyici Kullanılarak İşlenmesi**
SEDEF H., ATTAR F., UZUN T.
Elektrik Mühendisliği 6. Ulusal Kongresi, Türkiye, 18 - 22 Eylül 1995, cilt.1, ss.806-809
- XXI. **Enerji Sistemlerinde Meydana Gelen Harmoniklerin Bir Mikrodenetleyici Kullanılarak İşlenmesi**
SEDEF H.
Elektrik Mühendisliği 6. Ulusal Kongresi, 01 Mayıs 1995
- XXII. **İkinci Kuşak Akım Taşıyıcıları (CCII) Kullanarak Basamaklı Türden LC Devrelerinin Simülasyonu**
SEDEF H.
Elektrik Mühendisliği 6. Ulusal Kongresi, 01 Mayıs 1995
- XXIII. **İleri Mikrodenetleyicili Eğitim Seti Tasarım ve Uygulamaları**
SEDEF H., UZUN T., ALSAN S.
Elektrik Mühendisliği 4. Ulusal Kongresi, İzmir, Türkiye, 16 - 22 Eylül 1991, ss.802-805
- XXIV. **Mikrodenetleyici Temelli Devreler ile Frekans ve Peryot Ölçümü**
UZUN T., SEDEF H., ALBAYRAK R., ALSAN S.

Elektrik Mühendisliđi 4. Ulusal Kongresi, İzmir, Türkiye, 16 - 22 Eylül 1991

XXV. İleri Mikrodnetleyicili Eđitim Seti Tasarım ve Uygulamaları

SEDEF H.

Elektrik Mühendisliđi 4. Ulusal Kongresi, 01 Ocak 1991

XXVI. Mikrodnetleyici Temelli Devreler ile Frekans ve Peryot Ölçümü

SEDEF H.

Elektrik Mühendisliđi 4. Ulusal Kongresi, 01 Ocak 1991

Desteklenen Projeler

SEDEF H., AKKAN N., Yükseköđretim Kurumları Destekli Proje, Yeni ve Gelişmekte Olan Yarı İletken Cihazlar için Teknoloji Gerçeklemesi, Modelleme, Devre Tasarımı ve Simülasyonu: Organik İnce Film Transistör ve Dört-Uçlu Anahtar Cihazları, 2018 - 2022

SEDEF H., Yükseköđretim Kurumları Destekli Proje, Fukunaga-Koontz Dönüşümü Tabanlı Algoritmaların Geliştirilmesi ve Hedef Tespiti-Sınıflandırma Uygulamaları, 2015 - 2018

Kızılay A., Türk A. S., Sedef H., TÜBİTAK Uluslararası İkili İşbirliđi Projesi, Millimeter Wave Short Range Active and Passive Sensors for Intelligent Alarm Systems, 2015 - 2017

Metrikler

Yayın: 53

Atıf (WoS): 417

Atıf (Scopus): 429

H-İndeks (WoS): 12

H-İndeks (Scopus): 10